



Contribution ID: 14

Type: **not specified**

## **Disegno e implementazione di progetti in FPGA Zynq di Xilinx: un esempio pratico**

*Wednesday 18 May 2016 16:00 (20 minutes)*

**Presenter:** TRAVAGLINI, Riccardo (INFN)

**Session Classification:** Sessione 2 - Contributi su applicazioni FPGA (Chairman: M.Belluso)