

Workshop su Applicazioni FPGA in ambito Astrofisico

Wednesday 18 May 2016 - Friday 20 May 2016

**Torino (Pino Torinese)
Programme**

Table of contents

Wednesday 18 May 2016	1
Accoglienza e Registrazione	1
Pranzo	1
Benvenuto	1
Sessione 1 - Contributi su applicazioni FPGA - (Chairman: L.Corcione)	1
Sessione 2 - Contributi su applicazioni FPGA (Chairman: M.Belluso)	1
Pausa - Marenda Sinoira	1
Sessione 3 - Contributi su applicazioni FPGA (Chairman: D.Gardiol)	1
Thursday 19 May 2016	3
Saluti istituzionali	3
Sessione 4 - Contributi delle Aziende (Chairman: C.Perna)	3
Pausa - caffè di metà mattina	3
Sessione 5 - Contributi delle Aziende (Chairman: C.Perna)	3
visita stand aziende	3
Pranzo	3
Session 6 - Contributi delle Aziende (Chaiman: C.Perna)	3
Tavola Rotonda (Chairman: M.Belluso)	3
Pausa - Marenda sinoira	3
Spettacolo al Planetario	3
Cena sociale	4
Friday 20 May 2016	5
Sessione 7 - Contributi su applicazioni FPGA (Chairman: R.Smareglia)	5
Pausa - caffè di metà mattina	5
Discussione finale e Conclusioni (Chairman: D.Gardiol)	5
Pranzo	5
Chiusura workshop e saluti	5

Wednesday 18 May 2016

Accoglienza e Registrazione - Villa Magliola (10:00-12:30)

Pranzo - Terrazza (12:30-14:00)

time	title	presenter
12:30	Menù fisso concordato a 15€	

Benvenuto - Villa Magliola (14:00-14:20)

time	title	presenter
14:00	Saluti iniziali	GARDIOL, Daniele
14:10	Saluto del Responsabile dell'Unità Scientifica Centrale VI - ICT	SMAREGLIA, Riccardo

Sessione 1 - Contributi su applicazioni FPGA - (Chairman: L.Corcione) - Villa Magliola (14:20-15:40)

time	title	presenter
14:20	Accurate Analysis of SET effects on Flash-based FPGA SoC for Astrophysical Applications	STERPONE, Luca
14:40	Uso di dispositivi FPGA per la progettazione di sistemi tolleranti i guasti in applicazioni di astrofisica	ALDERIGHI, Monica
15:00	Highly Reliable System-on-Chip for Aerospace Applications using Dynamical Reconfigurable SRAM-based FPGAs	STERPONE, Luca
15:20	FPGA in elettronica di controllo per strumentazione spaziale: l'esperienza dell'IAPS	DI GIORGIO, Anna Maria

Sessione 2 - Contributi su applicazioni FPGA (Chairman: M.Belluso) - Villa Magliola (15:40-16:40)

time	title	presenter
15:40	System Modeling of a large FPGA project: the SKA Tile Processing Module	BELLI, Carolina
16:00	Disegno e implementazione di progetti in FPGA Zynq di Xilinx: un esempio pratico	TRAVAGLINI, Riccardo
16:20	FPGA applications for single dish activity at Medicina radiotelescopes	BARTOLINI, Marco

Pausa - Marenda Sinoira - Villa Magliola (16:40-17:00)

Sessione 3 - Contributi su applicazioni FPGA (Chairman: D.Gardiol) - Villa Magliola (17:00-18:00)

time	title	presenter
17:00	Use of FPGA-based hardware for antenna arrays at Medicina Radiotelescopes	NALDI, Giovanni
17:20	L'attività di progettazione dello IASF Palermo per lo sviluppo di strumentazione astrofisica basata su dispositivi FPGA	SOTTILE, Giuseppe

17:40	A FPGA-based digital readout system for a multi-channel X and gamma-ray spectrometer	CAMPANA, Riccardo
-------	--	-------------------

Thursday 19 May 2016

Saluti istituzionali - Planetario (09:00-09:20)

time	title	presenter
09:00	Saluto del Presidente di Infini.to - Planetario di Torino	FERRARI, Attilio
09:10	Saluto del Responsabile dell'Unità Scientifica IV - Politiche Industriali, Innovazione e Trasferimento Tecnologico	PERNA, Corrado

Sessione 4 - Contributi delle Aziende (Chairman: C.Perna) - Planetario (09:20-10:50)

time	title	presenter
09:20	Metodologie di progetto per sviluppi basati su FPGA	CORVO, Michele
09:50	Generazione di stimoli con DAC veloci	RAMPONI, Michele
10:20	Dall'algoritmo alla sua implementazione su FPGA con MATLAB/Simulink	RIDINÒ, Giuseppe

Pausa - caffè di metà mattina - Planetario (10:50-11:10)

Sessione 5 - Contributi delle Aziende (Chairman: C.Perna) - Villa Magliola (11:10-12:40)

time	title	presenter
11:10	TBD	DEL RE, Andrea
11:40	L'attività della Sanitas EG e lo sviluppo della scheda TPM per SKA	PASTORE, Sandro
12:10	OpenCL: FPGA Acceleration for Software Programmers	MAURI, Marco

visita stand aziende - Planetario (12:40-13:10)

Pranzo - Terrazza (13:10-14:30)

time	title	presenter
13:10	Menù fisso concordato a 15 €	

Session 6 - Contributi delle Aziende (Chairman: C.Perna) - Villa Magliola (14:30-16:00)

time	title	presenter
14:30	Porting applications to FPGA a PoC view	GALLI, Alberto
15:00	Use of reprogrammable FPGA in EUCLID mission	GRIMOLDI, Raoul
15:30	FPGA in elettronica per missioni Spaziali e a Terra	ANGARANO, Matteo

Tavola Rotonda (Chairman: M.Belluso) - Villa Magliola (16:00-16:40)

Pausa - Marenda sinoira - Planetario (16:40-17:00)

Spettacolo al Planetario - Planetario (17:00-17:30)

Cena sociale - (20:00-22:00)

Friday 20 May 2016

Sessione 7 - Contributi su applicazioni FPGA (Chairman: R.Smareglia) - Villa Magliola **(09:30-10:50)**

time	title	presenter
09:30	Backends digitali basati su FPGA per il Sardinia Radio Telescope	MELIS, Andrea
09:50	Radioastronomic signal processing cores for the SKA telescope	COMORETTO, Giovanni
10:10	Possible application of FPGA to the MAORY Real Time Computer	SCHREIBER, Laura
10:30	AMICO laboratory in Catania & FPGA controller for Intelligent Camera SiPM	BILLOTTA, Sergio

Pausa - caffè di metà mattina - Villa Magliola (10:50-11:10)

Discussione finale e Conclusioni (Chairman: D.Gardiol) - Villa Magliola (11:10-12:40)

Pranzo - Terrazza (12:40-14:00)

time	title	presenter
12:40	Menù fisso concordato a 15 €	

Chiusura workshop e saluti - (14:00-14:10)